UNIVERSIDAD DE GRANADA

Circuitos y Sistemas para Procesamiento de la Información (CASIP)

Presentación

El grupo de investigación en Circuitos y Sistemas para Procesamiento de la Información (CASIP, Circuits And Systems for Information Processing), reconocido como grupo competitivo por la Junta de Andalucía (TIC-117) desde 1/1/1995, está integrado en la Unidad Temática de Investigación ACASES (Advanced Computing Architectures and Smart Embedded Systems) del Centro de Investigación en Tecnologías de la Información y de las Comunicaciones de la Universidad de Granada (CITIC-UGR), y constituido mayoritariamente por profesores/investigadores del Departamento de Arquitectura y Tecnología de Computadores.

Somos un grupo grande, con más de 50 investigadores, muy comprometidos con la trasferencia de conocimiento, es decir, nos gusta trabajar para solucionar problemas reales. De hecho, el grupo CASIP fue galardonado con el Premio del Consejo Social de la Universidad de Granada por su labor de transferencia de conocimiento (edición 2003). Nuestros investigadores han creado varias empresas, como ICR S.A. (primera spin-off de la Universidad de Granada, con casi 30 años de experiencia) o Seven Solutions (galardonada también con varios premios a la innovación y transferencia de conocimiento).

Nuestras líneas de investigación están enmarcadas en torno al desarrollo y programación eficiente de arquitecturas de cómputo avanzadas y sistemas de propósito específico para distintos tipos de aplicaciones, sobre todo en los ámbitos de la Industria 4.0, IoT y salud.

Estamos presentes en proyectos multidisciplinares para desarrollar grandes infraestructuras científicas relacionadas con la física de partículas, así como también en el macroproyecto europeo Human Brain Project, y en proyectos relacionados con e-Health y medicina personalizada. Destacar también nuestro Laboratorio de Robótica y Visión computarizada, especializado en neuro-robótica, navegación autónoma, y robots colaborativos, así como también nuestro grupo EFFICOMP, donde realizamos computación eficiente, tanto en prestaciones como en consumo energético, sobre arquitecturas heterogéneas compuestas por CPU, GPU y TPU.

Copyright© 2024 Universidad de Granada